

图书基本信息

书名：<<电子技术及其应用基础(数字部分)>>

13位ISBN编号：9787040119893

10位ISBN编号：7040119897

出版时间：2003-1

出版时间：高等教育出版社

作者：李哲英 编

页数：539

字数：650000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## 内容概要

本书比较系统地讨论了数字逻辑系统和数字电路的分析和设计方法，内容包括逻辑系统基本特征、数字电路基本特征、数字逻辑信号特征、组合逻辑的分析和设计方法，时序逻辑系统的分析和设计方法。

根据电子技术的发展趋势，在注重基本理论与技术的同时，本书比较详细地介绍了HDL设计方法的特点，以及现代数字逻辑电路系统的设计技术，其中包括行为描述、仿真验证以及测试方法。

本书突出强调了数字逻辑系统与数字电路之间的关系，以数字逻辑系统行为特性和数字电路行为特性为核心。

介绍了用数字电路实现数字逻辑系统的基本技术和方法。

这些都是现代电子技术应用的基本概念与技术。

书中附有大量的思考题、练习题和习题。

本书适用于计算机和电子信息类专业本科教学，也可供其他专业和有关技术人员参考。

## 书籍目录

绪论 0-1 数字逻辑与数字电路 0-2 工程问题的数字逻辑模型 0-3 数字逻辑系统的分析和设计工具  
0-4 数字电路技术的发展趋势 本章小结 练习与习题第1章 数制与编码 1-1 数制 1-2 编码 1-3  
数字逻辑系统实现数学运算的基本原理 本章小结 练习与习题第2章 逻辑代数基础 2-1 逻辑代数的  
基本概念 2-2 逻辑代数的物理概念 2-3 逻辑代数的基本规则与定理 2-4 逻辑代数的化简 2-5 逻辑  
关系的Verilog HDL描述 本章小结 练习与习题第3章 数字逻辑系统建模 3-1 数字逻辑系统的分类  
3-2 组合逻辑系统的建模 3-3 时序逻辑的状态模型 3-4 逻辑函数的化简 3-5 状态化简 本章小结  
练习与习题第4章 基本数字电路 4-1 数字集成电路 4-2 基本逻辑门电路 4-3 触发器 4-4 存储器  
电路 4-5 可编程逻辑器件 4-6 数字电路的基本参数与测量技术 本章小结 练习与习题第5章 数字  
电路基本分析技术 5-1 数字电路基本分析的概念 5-2 组合逻辑电路分析 5-3 同步时序逻辑电路分  
析 5-4 异步时序逻辑电路分析 5-5 数字电路的逻辑测试分析技术 本章小结 练习与习题第6章 数  
字电路设计基础 6-1 数字电路应用设计的概念 6-2 组合逻辑电路的设计 6-3 时序逻辑电路的设计  
本章小结 练习与习题第7章 A/D与D/A转换电路 7-1 DSP系统的概念 7-2 D/A转换电路 7-3  
A/D转换电路 本章小结 练习与习题第8章 集成数字电路EDA技术概述 8-1 集成数字电路设计的基  
本概念 8-2 集成数字电路EDA设计的基本概念 8-3 集成数字电路测试技术 练习与习题附录 Verilog  
HDL介绍 附录1-1 语言 附录1-2 程序结构 附录1-3 数据类型 附录1-4 算子 附录1-5 控制结构  
附录1-6 其他语句 附录1-7 定时控制 附录1-8 系统任务参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>