

<<Xilinx FPGA数字电路设计>>

图书基本信息

书名：<<Xilinx FPGA数字电路设计>>

13位ISBN编号：9787030326973

10位ISBN编号：7030326970

出版时间：2012-1

出版时间：科学

作者：郑群星

页数：639

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Xilinx FPGA数字电路设计>>

前言

本书介绍、讨论并分析了如何设计、仿真、构建和测试线性低压差(LDO)稳压器集成电路(IC)。LDO稳压器集成电路在如今市场上占据了重要角色,并且随着片上系统(SOC)集成需求的不断增大,出现了多种应用,在驱动已有市场的同时,开创出更多新市场,这些因素促成了写作本书的动力。

事实上,由于噪声的普遍性,输入信号的未知性,以及负载要求负载点(PoL)稳压器仅需要极少的电流就可产生精确并且快速响应的电源电压,因此,现在不包含功率调整特性的传统混合信号芯片必须将系统和PoL功率源整合在一起。

在稳压器选择方面,由于开关稳压器的输出包含大量噪声,这是不可接受的,因此,线性稳压器在混合信号芯片中占据了重要地位。

因为线性稳压器电路和运算放大器(OPAMP)一样,本质上都是模拟的,所以作为线性稳压器的教学材料,必须包含模拟集成电路基础理论和设计方法,因此,与业界流行书籍的写作方式类似,本书将以介绍线性稳压器为基础,同时回顾模拟集成电路的基本理论。

但是,与其他书籍不同的是,本书将从模拟集成电路直观、以设计为目的的角度来设计集成电路,我认为这非常有用,并且很有必要。

该理念是在物理层上充分理解器件、电路和系统的特性,不借助公式或者书籍,分析其各自特性以及组合特性,当然由此产生的结论也可以通过公式或者现有书籍中的基础理论得到验证。

正因为如此,本书内容包含固态半导体理论、电路设计、模拟电路基本模块分析和反馈理论,并且解释如何将这些基础知识应用于模拟系统,即线性稳压器的交流和芯片设计。

换句话说,本书包含了模拟集成电路设计的大部分综合知识。

本书从线性稳压器的角度,借助大量的实例,向初级微电子工程师介绍整个模拟集成电路设计流程,并引导其熟练应用。

尽管如此,本书也可以为几乎没有稳压器领域设计经验的工程师起到启蒙引导作用。

同时,本书也适合于那些希望不仅能从更直观的但仍然是学术的角度来回顾模拟电路和稳压器理论,而且能深入理解和探知目前线性稳压器的技术发展水平的有经验的稳压器集成电路设计工程师。

本书所展示出来的风格、形式和思考方式是我在工业界作为模拟集成电路工程师、在学校作为教授和研究员多方面经验的总结。

例如,从工业界的角度,我发现了设计的艺术和产品开发的價值,因此,本书强调直观的方式、整体系统目标、集成电路开发流程和电路的可靠性。

作为一名教授和研究员,我坚持学习最新的研究成果,理解技术深度的价值,并尝试跳出惯性思维的束缚。

读者从本书可以看到,我试图寻找对于模拟集成电路设计和稳压器设计来说,实际可行同时也具有学术价值的方法。

但是,必须承认,我仍然有许多东西要去学习,因此,我希望我对本书和该领域的付出最终能够赢得读者的充分支持,并希望读者对书中可能出现的不足、矛盾和不准确描述给予理解。

在本书内容的组织方面,我将其分为8章。

第1章,类似于产品定义阶段(但是以更偏向学术的方式),即当半导体公司通过定义改进系统的作用和工作目标,正确评估设计的难度。

但是,在承担某项设计之前,初级工程师必须在模拟集成电路设计领域得到适当的培训,这也就是第2~4章讨论的内容,即分别为固态理论和器件、基本电路模块和反馈理论。

第5章重点分析交流系统设计,以及相应的原型开发,在这个阶段,设计师使用到前两章中讨论的电路和反馈理论。

第6~7章结合第2章的器件知识和之后学习的章节设计真正的芯片,首先是器件级别设计(即第6章),然后进入系统级设计(即第7章)。

从设计者的角度来看,因为所有的模拟电路设计培训以及芯片设计都会重点关注这部分,所以这两章也就是开发流程的重点。

最后,第8章分析了电路保护,讨论了电路保护的特性,也就是产品开发周期中的最后两个步骤。

<<Xilinx FPGA数字电路设计>>

作为总结,本书是自顶向下再到顶设计方式的一个范例,因为全书刚开始从抽象角度分析系统,然后进入器件级进行基础分析,逐渐上升到电路设计,最后又进入系统设计,最终的设计却是处于晶体管级。初级工程师可以按照顺序学习本书共8章的内容,回顾整体设计流程,充分学习模拟集成电路设计。也可以加强对特定模拟设计原则的理解,第2~4章重点分析器件、电路和反馈,第5章重点分析交流设计和稳定性。

如果几乎未涉足稳压器设计领域但有一定经验的模拟电路设计师希望专门学习一下稳压器设计,那么可以通过学习第1章获得系统知识,通过第5~8章学习稳压器的特定知识。

另外,资深稳压器设计师可以通过第1章和第5~8章加深对现有技术水平的理解。

基于这样的考虑,我尽量使每一章都独立,将自己认为相关联的内容安排在一起,并且针对特定内容划分小节、合理命名,因此,希望本书的内容可以很容易地分为独立的章、节和小节,便于读者阅读。

<<Xilinx FPGA数字电路设计>>

内容概要

本书以Xilinx ISE开发系统为开发环境，以范例执行的方式逐步介绍使用FPGA设计数字电路，并下载至FPGA开发板上验证。读者只要依照范例的操作步骤执行，一定可以了解如何进入FPGA的设计领域。

<<Xilinx FPGA数字电路设计>>

书籍目录

Chapter 1 使用FPGA芯片设计数字电路的方法

- 1.1 什么是FPGA
- 1.2 FPGA芯片的发展过程及其基本架构
- 1.3 XilinxFPGA的基本架构
- 1.4 XilinxSpartan3ANFPGA芯片型号代表的意义
- 1.5 数字电路的传统设计方法
- 1.6 使用FPGA设计数字电路的方法
- 1.7 XilinxISE开发系统功能简介
- 1.8 使用XilinxISE开发系统设计FPGA及CPLD操作方式的差异
- 1.9 XilinxISimSimulator简介
- 1.10 ModelSim模拟器简介

Chapter2 XilinxISEWebPACK及ModelSimXE模拟器的下载及安装

- 2.1 ISEWebPACK软件的下载
- 2.2 ISEWebPACK软件的安装 [= (] 222366121316162629303033343436363841434551 [=]
- 2.3 XilinxISEWebPACK的更新
- 2.5 ISEWebPACKLicense文件的更新方法

Chapter3 FPGA芯片开发板

- 3.1 概述
- 3.2 依元素XC3S200AN_FT256FPGA芯片开发板
- 3.3 依元素XC3S200AN_FT256开发板外围装置与FPGA芯片引脚
- 3.4 XC3S200AN_FT256开发板的下载方式

Chapter4 XilinxISE的简易操作步骤

- 4.1 如何进入ISEProjectNavigator窗口
- 4.2 如何新建工程
- 4.3 如何离开所建立的工程
- 4.4 ProjectNavigator窗口功能介绍
- 4.5 如何打开一个旧的工程
- 4.6 基本逻辑门介绍
- 4.7 基本逻辑门设计方法
- 4.8 基本逻辑门功能模拟的执行
- 4.9 设计执行
- 4.10 使用FPGAEditor查看芯片布局与布线
- 4.11 FPGA芯片资源利用报告的查看
- 4.12 ConfigurationData的产生
- 4.13 时序模拟的执行
- 4.14 Configuration的执行
- 4.15 以HDL硬件描述语言设计数字电路的方法

Chapter5 组合逻辑设计实例

Chapter6 时序逻辑电路设计

Chapter7 VHDL硬件描述语言设计方法

Chapter8 VHDL硬件描述语言的描述规则

Chapter9 VHDL设计实例

Chapter10 VHDL专题设计

<<Xilinx FPGA数字电路设计>>

章节摘录

版权页：插图：现以上一小节设计的一位全加器为例，说明使用FPGA芯片设计数字电路的方法。上节步骤（4）中将经化简后的一位全加器的输入/输出布尔代数式（1.3）及式（1.4）的结果，若采用FPGA芯片的设计方式，可使用下列4种基本方式。

- （1）使用绘图的方式。
- （2）使用VHDL.硬件描述语言的方式。
- （3）使用Verilog硬件描述语言的方式。
- （4）使用状态机（State Machine）的方式。

各种不同的FPGA芯片的厂商在推广FPGA芯片的同时，都会配有其开发的FPGA集成开发环境系统（Integrated Development Environment System, IDE），此开发环境系统提供以上4种设计数字电路的方法，并提供软件的模拟仿真功能，此外还可将设计好的电路经过FPGA芯片配置、布线，再转换成可烧录至FPGA芯片上的烧录文件，以将其烧录至FPGA芯片上。

这些厂商或协助厂商会制作一些该FPGA芯片的开发实验板，配置有图1.2 2所示DIPSwitch开关、LED、七段显示器、按键开关、晶体振荡器等输入/输出装置，并与该FPGA芯片的I/O引脚连接，使用者可将设计好的烧录文件下载至该开发板的FPGA芯片上，以验证所设计电路的正确性。

本章以Xilinx公司所生产的FPGA芯片设计数字电路，因此将以该公司所开发的集成开发系统IDE（Xilinx ISE开发系统）及其台湾地区代理商依元素科技有限公司的XC3S200ANFT256FPGA开发板来说明。

<<Xilinx FPGA数字电路设计>>

编辑推荐

《Xilinx FPGA数字电路设计》由科学出版社出版。

<<Xilinx FPGA数字电路设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>