

<<数字逻辑与数字系统>>

图书基本信息

书名：<<数字逻辑与数字系统>>

13位ISBN编号：9787030146373

10位ISBN编号：7030146379

出版时间：2004-12

出版时间：科学出版社

作者：张兴忠

页数：250

字数：318000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑与数字系统>>

内容概要

本书按照数字系统的发展历程，在简要介绍小规模集成电路(门电路)的基础上，重点介绍中规模集成电路(组合逻辑电路、时序逻辑电路)、大规模集成电路(存储器电路、ADC、DAC等电路)的功能特点、分析与设计方法，以及典型应用。

与其他同类书籍相比，本书增加了在系统编程技术、VHDL技术等超大规模集成电路的分析与设计方面的内容，使学习者了解并熟悉数字系统设计方法发生的革命性变化，并能够采用这些技术进行数字电路的设计。

本书可作为高等院校计算机、电子、自动化等专业的教材，也可作为成人教育相关专业的教材和有关专业工程技术人员的参考书。

<<数字逻辑与数字系统>>

书籍目录

第1章 逻辑代数和门电路 1.1 常用编码 1.1.1 带符号的编码表示 1.1.2 字符编码 1.1.3 十进制数的编码表示 1.1.4 可靠性编码 1.2 逻辑代数的三种基本运算 1.2.1 逻辑与运算 1.2.2 逻辑或运算 1.2.3 逻辑非运算 1.3 逻辑代数的基本公式和规则 1.3.1 逻辑代数的基本公式 1.3.2 逻辑代数的三个重要运算规则 1.4 基本逻辑电路 1.4.1 基本门电路 1.4.2 复合门电路 1.4.3 正逻辑和负逻辑 1.5 逻辑表达式的变换 1.5.1 逻辑运算符的完备性 1.5.2 逻辑表达式的变换 1.6 逻辑函数的两种标准表达式 1.6.1 最小项和最小项表达式 1.6.2 最大项和最大项表达式 1.7 逻辑函数的化简 1.7.1 逻辑代数化简法 1.7.2 卡诺图化简法 1.7.3 包含无关项的逻辑函数的化简 1.8 集成逻辑门简介 1.8.1 数字集成逻辑门电路的分类 1.8.2 集成逻辑门电路的外部特性 1.8.3 多余输入端的处理 1.8.4 OC门和OD门 1.8.5 三态门 小结 习题1 第2章 组合逻辑电路 2.1 组合逻辑电路的特点与描述方法 2.2 组合逻辑电路的分析与设计 2.3 常用组合逻辑电路 2.4 组合逻辑电路的竞争与冒险 小结 习题2 第3章 时序逻辑电路 3.1 时序逻辑电路的特点与描述方法 3.2 触发器 3.3 同步时序逻辑电路的分析 第4章 可编程逻辑器件 第5章 VHDL语言及其应用 第6章 在系统编程技术 第7章 模/数与数/模转换电路 第8章 数字系统的分析与统计 主要参考文献

<<数字逻辑与数字系统>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>