

<<数字逻辑电路的ASIC设计>>

图书基本信息

书名：<<数字逻辑电路的ASIC设计>>

13位ISBN编号：9787030133960

10位ISBN编号：703013396X

出版时间：2004-1

出版时间：科学

作者：请买家自查

页数：293

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑电路的ASIC设计>>

内容概要

本书以实现高速高可靠性的数字系统设计为目标，以完全同步式电路为基础，从技术实现的角度介绍ASIC逻辑电路设计技术。

内容包括：逻辑门电路、逻辑压缩、组合电路、Johnson计数器、定序器设计及应用等，并介绍了实现最佳设计的各种工程设计方法。

本书可供信息工程、电子工程、微电子技术、计算技术、控制工程等领域的高等院校师生及工程技术人员、研制开发人员学习参考。

<<数字逻辑电路的ASIC设计>>

书籍目录

第1章 ASIC=同步式设计=更高可靠性设计方法的实现1.1 面向高性能系统的设计1.2 同步电路的不足1.3 同步电路设计1.4 ASIC机能设计方法有待思考的地方第2章 逻辑门电路详解2.1 逻辑门电路的最基本的知识2.2 加法电路及其构成方法2.3 其他输入信号为3位的逻辑单元2.4 复合逻辑门电路的调整第3章 逻辑压缩与奎恩·麦克拉斯基法3.1 除去玻色项的方法3.2 奎恩·麦克拉斯基法第4章 组合电路设计4.1 选择器、解码器、编码器4.2 比较和运算电路的设计第5章 计数器电路的设计5.1 计数器设计的基础5.2 各种各样的计数器设计5.3 LFSR(M系列发生器)的设计第6章 江逊计数器6.1 设计高可靠性的江逊计数器6.2 冲刷顺序的组成第7章 定序器设计7.1 定序器电路设计的基础知识7.2 把江逊计数器制作成状态机7.3 一比特热位状态机与江逊状态机7.4 跳跃动作的设计第8章 定序器的高可靠化技术8.1 高可靠性定序器概述8.2 关注高可靠性江逊状态机第9章 定序器的应用设计9.1 软件处理与硬件处理9.2 自动扶梯的设计9.3 信号机的设计9.4 数码存钱箱的设计9.5 数字锁相环的设计第10章 实现最佳设计的方法10.1 如何杜绝运行错误的产生10.2 16位乘法器的电路整定10.3 冒泡分类器 (bubble sorter) 的电路设定参考文献

<<数字逻辑电路的ASIC设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>