

<<模拟 数字可编程器件与电路设计>>

图书基本信息

书名：<<模拟 数字可编程器件与电路设计>>

13位ISBN编号：9787030120083

10位ISBN编号：7030120086

出版时间：2003-1

出版时间：科学出版社

作者：汤琳宝，陈恒 等编著

页数：223

字数：320000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<模拟 数字可编程器件与电路设计>>

### 内容概要

本书介绍了现代电子系统(模拟、数字)设计中使用的在系统编程技术,全书共分三部分。

第一部分介绍了最新的在系统模拟、数字可编程器件的原理和结构。

具体可分为:在系统数字可编程逻辑器件:ispLSI系列、ispMACH4A系列、ispMACH4000系列;现场可编程系统芯片FPSC;无限可重构、可编程门阵列ispXPGA及ispXPLD,等器件;在系统可编程模拟器件:ispPAC10、ispPAC20、ispPAC30、ispPAC80、ispPAC81器件。

第二部分讲述了VHDL语言和最新的开发软件,介绍了VHDL硬件描述语言用于电路设计与仿真的方法,并着重介绍模拟在系统可编程器件开发软件PAC Designer和数字在系统可编程器件开发软件ispLEVER的使用方法。

第三部分为模拟、数字电子系统设计的实例介绍。

通过实例,读者可深入了解现代电子系统设计的特色。

此外,还介绍了在系统模拟器件实验系统。

附录中提供了在系统可编程器件设计中需要的资料。

本书可作为从事电子产品开发和生产的工程技术人员的参考书,也可作为大专院校电子工程、通信工程、工业自动化、仪器仪表、计算机应用技术等专业相关课程的教材和教学参考书,也适合作为企业的培训教材。

<<模拟 数字可编程器件与电路设计>>

书籍目录

第1章 现代电子系统的设计 1.1 ISP技术 1.2 ISP器件 1.3 开发软件第2章 在系统数字可编程器件 2.1 在系统数字可编程逻辑器件ispLSI系列 2.2 ispMACH4A系列器件 2.3 ispMACH4000系列 2.4 现场可编程系统芯片FPSC 2.5 无限可重构可编程门阵列ispXPGA 2.6 ispXPLD器件 2.7 在系统可编程通用数字开关ispGDS和互连器件ispGDX/V 2.8 编程接口和编程——ISP方式和JTAG方式第3章 在系统可编程模拟器件ispPAC 3.1 在系统可编程模拟器件的原理 3.2 各种在系统可编程模拟器件的结构 3.3 PAC的接口电路 3.4 ispPAC的增益调整方法 3.5 动态可编程重构技术第4章 VHDL的基本结构与语法 4.1 VHDL的基本结构 4.2 标识符、数据对象、数据类型及属性 4.3 程序包和设计库 4.4 VHDL基本语句 4.5 常用电路的VHDL描述第5章 ispLEVER软件的使用 5.1 ispLEVER编程软件 5.2 原理图输入方式 5.3 VHDL语言和原理图混合输入 5.4 VHDL和Verilog语言的输入方式 5.5 可编程器件引脚、属性及其他参数的设置第6章 PAC Designer软件的使用 6.1 PAC Designer编程软件概述 6.2 设计输入方法 6.3 电路性能仿真 6.4 设计方案下载 6.5 其他功能 6.6 ispPAC80器件的软件设计方法第7章 数字电子系统设计实例 7.1 序列检测器设计 7.2 ALU设计 7.3 总线仲裁电路的设计 7.4 电子数字闹钟 7.5 异步收发器 7.6 用CPLD和单片机设计电子系统 7.7 数据传输与I/O接口标准第8章 模拟电子系统设计实例 8.1 单片电路设计 8.2 小信号测量系统第9章 在系统可编程模拟器件实验系统 9.1 智能化通用实验系统的基本结构 9.2 实验系统操作与步骤附录 附录一 宏库 附录二 各种器件的下载电路 附录三 主要器件引脚图 附录四 缩略语词汇表参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>