

<<51系列单片机及C51程序设计>>

图书基本信息

书名：<<51系列单片机及C51程序设计>>

13位ISBN编号：9787030102669

10位ISBN编号：7030102665

出版时间：2002-4-1

出版时间：巴蜀书社

作者：王建校,杨建国,宁改娣,危建国

页数：296

字数：448000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<51系列单片机及C51程序设计>>

### 内容概要

本书首先详细介绍了51系列单片机的结构原理和系统设计，然后介绍了单片机调试软件KEIL51的应用及其调试技巧，目的在于使读者能够边学边用，为以后的使用奠定必要的基础。同时本书还讲述了C51程序设计的基本语法、函数、数组和指针、结构、联合及枚举等内容，并给出大量例题，便于读者学习。

本书可作为大专院校相关专业本科生、研究生的教材或教学参考书，亦可作为培训教材。

## &lt;&lt;51系列单片机及C51程序设计&gt;&gt;

## 书籍目录

第一章 单片机基础知识	1.1 MCS-51单片机的特点	1.2 MCS-51单片机的内部结构	1.2.1 中央处理器
	1.2.2 存储器结构	1.2.3 片内并行接口	1.2.4 MCS-51的内部资源
	1.2.5 MCS-51的芯片引脚	1.2.6 单片机的工作方式	1.3 定时器/计数器
	1.3.1 定时器/计数器0和1	1.3.2 定时器/计数器2	1.3.3 定时器/计数器的控制和状态寄存器
	1.4 串行接口	1.4.1 数据缓冲寄存器SBUF	1.4.2 串行口控制寄存器SCON
	1.4.3 模式0	1.4.4 模式1	1.4.5 模式2和3
	1.4.6 多处理机通信	1.4.7 串行帧	1.4.8 波特率
	1.5 中断	1.5.1 允许中断寄存器IE	1.5.2 中断优先级寄存器IP
	1.5.3 优先级结构	1.5.4 中断响应协议	1.5.5 外部中断
	1.5.6 中断请求的撤除	1.5.7 中断响应时间	1.6 MCS-51的系统扩展
	1.6.1 外部总线的扩展	1.6.2 外部程序存储器的扩展	1.6.3 外部数据存储器的扩展
	1.7 MCS-51单片机的指令系统	1.7.1 寻址方式	1.7.2 指令说明
	1.7.3 伪指令	1.7.4 指令系统表	思考题
第二章 KEIL 51应用入门	2.1 KEIL 51的集成环境	2.2 简单的程序调试	2.3 建立一个项目
	2.4 项目中含有多个文件	2.5 汇编语言	2.6 机器代码的效率比较
第三章 KEIL 51软件的调试技巧	3.1 P1口作为输入端口	3.2 P1口作为输出端口	3.3 外部中断 (JNT0)
	3.4 定时器/计数器0作为定时器	3.5 定时器/计数器0作为计数器	3.6 调试函数
第四章 MCS-51单片机系统设计	4.1 扩展并行口	4.1.1 用闲置不用的口线作为选通信号	4.1.2 部分地址译码法扩展并行输出端口
	4.1.3 全地址译码法扩展并行输出端口	4.2 串并转换	4.2.1 74HC164扩展并行输出端口
	4.2.2 用74HC165扩展并行输入端口	4.3 静态数码管显示	4.4 动态数码管显示
	4.5 专用数码管显示电路 (MAX7219)	4.6 A/D转换 (ADCO809)	4.6.1 等待连接方式
	4.6.2 中断连接方式	4.6.3 查询连接方式	4.7 A/D转换 (TLC0831)
	4.8 D/A转换 (MAX517/518)	4.9 D/A转换 (DAC0832)	4.10 时钟日历 (D51302)
	4.11 IC卡 (24C01)	4.12 温度转换 (D518B20)	4.13 SVM系列字符型显示模块
	4.13.1 概述	4.13.2 指令描述	4.13.3 时序图和硬件连接图
	4.13.4 程序参考	4.14 键盘控制器7289A	4.14.1 引脚介绍
	4.14.2 控制指令	4.14.3 SPI串行口	4.14.4 设计实例
	4.14.5 接口程序	第五章 C语言的基本知识	第六章 C51程序设计的基本语法
	第七章 函数	第八章 数组和指针	第九章 结构、联合及枚举
	附录	附录A 51系列单片机一览表	附录B C51的库函数

<<51系列单片机及C51程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>