

图书基本信息

书名：<<数字电路解题技巧50法及题解300例>>

13位ISBN编号：9787030097798

10位ISBN编号：7030097793

出版时间：2002-1

出版时间：科学出版社

作者：龙忠琪

页数：233

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

《数字电路解题技巧50法及题解300例》是一本教学参考书和习题解答范例集锦。全书介绍了50种解题技巧和解题方法，并收集和整理了数字电路典型题解300例，每种方法都附有一个或多个解题实例，解题过程详尽，方法多变，有利于学生全面系统地掌握所学知识。

《数字电路解题技巧50法及题解300例》可作为高等院校电类专业本科生的学习辅导书，也可供考研者使用。

书籍目录

A篇 数字电路解题技巧50法A . 1 数制与逻辑代数一法2 “进制数—2”进制数的快速转换法二法优进制数—n进制数的通用转换法三法求取逻辑函数最小项之和形式的三种解法四法求取逻辑函数最大项之积形式的三种解法五法用代数化简法化简任意逻辑函数六法化简4变量以上逻辑函数三方法七法化简多输出函数三方法八法逻辑函数的“先取后舍”化简法九法用“圈1法”和“圈0法”化简卡诺图十法对偶定理的妙用十一法巧用卡诺图进行逻辑运算A . 2 门电路和组合逻辑电路十二法用小规模集成(SSI)门电路实现组合逻辑函数的六种方案十三法用中规模集成(MSI)芯片实现组合逻辑函数常用的四种方法十四法译码器的通用设计方法十五法巧用CMOS传输门十六法巧用异或门十七法活用加法器十八法用“多级”电路设计技术减少门电路的输入端数十九法组合逻辑电路的波形图设计法二十法OC门外接电阻的选取准则二十一法中规模组合电路芯片(MSI)的字位扩展技术二十二法BiCMOS电路识图法二十三法巧用卡诺图发现并消除组合电路中的险象二十四法设计组合逻辑电路的关键是正确列出真值表二十五法门电路多余输入端的处理方法A . 3 触发器和时序逻辑电路二十六法触发器的时序图绘制要领二十七法触发器功能的主要描述方法二十八法移位寄存器的应用及其设计方法二十九法用MSI计数芯片设计任意进制计数器四方法三十法用SSI芯片设计时序电路的一般步骤及设计举例三十一法用三类器件设计时序电路 . 三十二法时序逻辑电路的自启动设计技术三十三法巧用计数器和移位寄存器芯片的同步置数控制端三十四法串行数据检测器的设计方法三十五法设计串行数据检测器时, 状态化简要慎重三十六法时序逻辑电路的一般分析方法A . 4 脉冲与信号产生电路三十七法单脉冲的产生与整形方法三十八法延迟脉冲的产生方法三十九法群脉冲的产生方法四十法节拍脉冲的产生方法四十一法m序列信号的产生方法四十二法位序列信号产生三法四十三法字序列信号产生三法四十四法方波信号的产生方法A . 5 DAC和ADC电路四十五法DAC芯片的应用四十六法善用ADC电路A . 6 PLD器件四十七法RAM和ROM的字位扩展方法四十八法用SSI和MSI芯片设计小型数字系统四十九法用可编程逻辑器件(PLD)设计数字系统五十法用单片机设计数字系统B篇 数字电路题解300例B . 1 数值与编码B . 2 逻辑代数B . 3 逻辑门电路B . 4 组合逻辑电路的组成及其分析设计方法B . 5 常用中大规模组合逻辑电路B . 6 可编程组合逻辑器件B . 7 触发器B . 8 常用MSI / LSI时序逻辑电路B . 9 时序逻辑电路的分析与综合B . 10 可编程时序逻辑器件(PLD)B . 11 D / A转换电路B . 12 A / D转换电路B . 13 数字电路CADc篇附录附录 常用逻辑单元图形符号附录 《电气图用图形符号——二进制逻辑单元》(GIM728 . 12—85)简介附录 西安电子科技大学1999年硕士研究生入学考试试题附录 清华大学1996年硕士研究生入学考试试题附录 西安交通大学1999年硕士研究生入学考试试题附录 浙江工业大学2000年硕士研究生入学考试模拟试题参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>