

<<图解数字电路的计算>>

图书基本信息

书名：<<图解数字电路的计算>>

13位ISBN编号：9787030081810

10位ISBN编号：7030081811

出版时间：2000-1

出版时间：东方科龙

作者：饭高成男

页数：184

译者：钱允琪

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<图解数字电路的计算>>

内容概要

本套丛书系引进欧姆社版权翻译出版的中文版图书。

基本涵盖了有关电子电气方面的全部知识。

内容简洁，重点突出，同时配以大量插图帮助讲解，具有较高的参考阅读价值。

本书共分9章。

主要章节为：数字信号、基本逻辑单元、逻辑代数、逻辑电路的基础、各种逻辑电路、触发器、计数器和寄存器、编码器和译码器及AD / DA转换器。

本书实用性强，可作为大、中专学生的参考书或教材，也适用于函授或自学，对于从事数字电路方面的技术人员及大、中专学校的教师有较高的参考价值。

<<图解数字电路的计算>>

作者简介

饭高成男，1965年 日本大学工学部电气工学科毕业。
现在，东京都立墨田工业高等学校教导主任。

<<图解数字电路的计算>>

书籍目录

数字信号 1.1 数字和模拟的区别 1.2 二进制数 1.3 八进制数和十六进制数 1.4 BCD码和奇偶校验码
1.5 二进制数四则运算方法 1.6 补数运算方法 1.7 小数运算方法 基本逻辑单元 2.1 基本逻辑门电路
2.2 其他的基本门电路 2.3 正、负逻辑和半导体电路(I) 2.4 正、负逻辑和半导体电路(II) 2.5 门集成电路
逻辑代数 3.1 布尔代数的分理和文氏图 3.2 布尔代数的定理 3.3 最小项形式和最大项形式 3.4 卡诺图
的基础 3.5 四个变量的卡诺图 逻辑电路的基础 4.1 组合逻辑电路 4.2 用NAND和NOR进行变换 4.3
AND-OR电路和OR-AND电路 4.4 逻辑电路的设计 各种逻辑电路 5.1 比较电路 5.2 选择电路 5.3 加法
运算电路 5.4 减法运算电路 触发器 6.1 RS触发器和JK触发器 6.2 其他的触发器 计数器和寄存器
7.1 二进制计数器和十进制计数器 7.2 同步式计数器和移位寄存器 编码器和译码器 8.1 编码器 8.2 译
码器 AD/DA转换器 9.1 DA转换器 9.2 AD转换器练习题答案

<<图解数字电路的计算>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>